

マイクロシステム融合研究開発拠点

実施予定期間：平成19年度～平成28年度

総括責任者：井上 明久（東北大学総長）

協働機関：(株)リコー、(株)トッパン・テクニカル・デザインセンター、(株)メムス・コア、(株)北川鉄工所、住友精密工業(株)、トヨタ自動車(株)、日本信号(株)、日本電産コパル電子(株)、日本電波工業(株)、パイオニア(株)、メムザス(株)豊田中央研究所(株)

【概要】

20世紀後半のLSI技術の驚異的發展によって、20年前には想像できなかった情報化社会が訪れている。今後、LSIが支える情報通信技術のさらなる発展と徹底的普及とによって、知的生産性が向上し、そのインパクトは、産業革命が物質的生産性に与えたインパクトと並ぶものになると考えられる。また、生活の視点からは、高齢化が進み環境問題への対応が求められ、あらゆる空間で、安全・安心・健康を実現できる社会システムが求められる。また世界的潮流として研究開発のパラダイムシフトが起こりつつあり、IMECやオルバニーなどの例に見るように欧米では複数の企業が結集して拠点を作り、知を結集させて「特異な技術」を克服し強い国際競争力を生み出そうとの動きが加速している。

我が国の将来を考えると、情報通信技術の発展・普及と社会システムの改革とを両輪として、知的生産性向上と働き方の多様化とを同時に進め、強い国際的産業競争力に裏打ちされた社会を持続的かつ健全に発展させる戦略が重要である。そのため、情報技術の基盤であるLSI技術をさらに発展させていく必要があるが、一方で、LSI開発は従来のように単独企業で取り組める規模を超えており、開発スピードや投資などの問題もあって日本企業の撤退が進んでいるという苦しい状況がある。また、今後の情報社会では、入出力や通信が益々重要となるが、これはLSI単独で担えるものではない。

このような状況で、最先端LSI技術とMEMS (micro electro mechanical systems) 技術とを融合し、限界が近付いているLSIの微細化追及からのパラダイムシフトを起こし、情報通信技術を発展させ安全・安心・健康を実現できる社会システムを支える高度なマイクロシステムを、欧米に負けないスピードと資本、および総合的な研究開発力で実現していく必要がある。そのためには、技術の融合という技術的視点とともに

に複数の企業や大学の知の結集を可能とする「場」とそれを支える知財や人材、研究開発から産業化へのしくみといったシステム改革の視点も同時に構築せねばならない。

1. 機関の現状

幸いにも本学には半導体研究の輝かしい歴史と蓄積とがある。その半導体微細加工に多様な技術を組み合わせて高付加価値のシステムデバイスを作るMEMS技術に関する研究開発を、35年程前から精力的に推進してきた。共用施設を学内外の約400名の研究者で利用して大きな研究成果をあげており、本分野で世界的にトップレベルにあることは内外の広く認めるところである。開発した技術を世の中に発信するだけでなく、大学の共用施設を活用し、企業との共同研究や技術移転を積極的に行い、産業支援や製品化に貢献してきた。日本経済産業新聞の調査では、研究総括の江刺正喜教授が率いる研究室が「我が国で最も産業界に貢献している」との評価を得ている。この他、仙台市、宮城県、および東北大学を中心に「MEMSパークコンソーシアム」を2004年10月に設立し、これに100社以上が参加して、MEMSを中心とする産業振興や人材育成を行っている。

2. 拠点化の対象とする先端融合領域及び研究開発

a. 概要

このような土壌の上に、大学の知が触媒となって、様々な技術、企業、研究者が開かれた研究開発システムのもと結集し、科学技術の視点からは、集積化マイクロシステムを中核に、機械、電気・電子、材料、化学、電気化学、バイオ工学、医学などの様々な技術を融合させて、我が国の次世代産業の種を創る知的活力源となる研究開発拠点を形成することである。そうすることで、様々な機能を担うマイクロシステムが、情報処理・記憶機能を担うLSIと融合し、安全・安心・健康を支える社会的なイノベーションをもたらさう。また、システム改革の視点からは、次世代産業の種を高確率で早期にイノベーションに繋げるため、多領域にわたる企業や研究機関が、産学連携、産産学連携を行って総合的な知の結集で、研究段階から事業へと結びつけることができる開かれた研究開発の「場」を構築することである。そのためには、参加各企業が安心して連携できる研究開発のシステムや新規な知財ルールの構築、人材育成にも取り組んでいく。そうすることで、研究から事業化への間に横たわる「死の谷」などといった障害を克服しスピードを持って事業化への道筋を提供できる「場」とすることができ、強い産業競争力を生み出せる。

b. LSI技術とマイクロシステム技術との融合

ムーアの法則に沿ったLSIの発展、すなわち微細化の追求には明らかに物理的・経済的限界が見えつつある。そこからパラダイムシフトの有望な方法が、LSI技術とその他の技術との融合（More than Mooreとも呼ばれる）であり、その中でも最もイノベーションが期待されるものがMEMSを中心とするマイクロシステム技術との融合である。これは長期的ビジョンを持って進むべきマイクロシステム分野のメインストリームである。

LSIとマイクロシステムとをチップ内で集積化する方法として、次の3つの方法がある：1) LSI形成後LSIに損傷を与えない低温工程でLSI上にマイクロシステムを形成する(LSI first)、2) シリコンウエハ内部にLSI製造の高温工程に耐えられるマイクロシステムを形成した後、その表面にLSIを形成する(MEMS first)、3) LSIとマイクロシステムとを別々のウエハ上に形成し、ウエハレベルで両者を結合する(Wafer-level integration)。最先端デザインルールのLSIと最先端MEMSの双方に損傷を与えないで最高のパフォーマンスを実現するには、装置開発やプロセス設計、さらには低温接合、実装、マイクロシステムとLSIの統合設計など多くの基盤技術の研究開発が必要である。これらの技術が基盤となり、様々なLSI集積化マイクロシステムが実現されていく。東北大学では、最初の3年間でこれらの技術のための装置・設備を整備し、デバイスの研究開発と並行して基盤技術を構築する。

c. 分野融合のための開かれた研究開発の「場」の形成

我が国では、高価な装置が研究室毎に設置されるので、全体の研究開発投資という意味でも無駄がある。また、自らの研究室内の装置だけでできる研究を行いがちであり、総合的で実際的な研究開発は行えない。東北大学には施設・装置共用の実績があり、これを基に自立的な運営体制を可能にするスキームを構築する。ここで共通性の高い基盤技術の研究開発を継続して行い、それを求心力に多くの応用展開企業が産学、産産学の連携のもと集積する次世代産業創出の場を作る。

実際の研究開発方式として「乗合ウエハシステム」を採用する。マスクセットだけで数千万円以上する最先端LSIを1つの研究プロジェクトで試作することは難しい。まして、研究開発レベルのシステムのために高価なLSIをリスクを負って試作してくれるファブドリーはなく、融合化マイクロシステムの実証は実質的に不可能となっている。したがって、複数の研究プロジェクトが同じウエハに相乗りする。そうすることで、産業化へのリスク低減が図れ、試作も受け入れてもらい易くなり、研究から産業化までに存在する「死の谷」等の克服を早期に図ることができる。同時に、拠点で生まれた基盤技術が参加企業間で利用できる仕組みや、乗合ウエハシステムで同居した企業間での秘密保持などの法的な保護もはかれる知財や秘密保持の仕組みも構築していく。

3. 拠点化構想の内容

a. 運営システム改革の内容

東北大学は、総長のリーダーシップの下、部局をまたぐ分野融合型研究活動を支援する「特定領域研究推進支援センター」を2006年4月に設立し、本センターの下に専属の事務局を立ち上げ、本構想に関わる予算管理・執行、人事管理、対外活動などの総合支援体制を整備してきた。

産学連携に関わる知的財産の取り扱いについても、拠点にふさわしい制度を協働機関代表者と本学教員とからなる運営委員会で、本学知的財産部の参画を得て作成している。本拠点で生み出された基盤技術の知財については参加協働機関の利用を担保する「パテントバスケット方式」で運用する。企業との共同発明に対しても本方式は適用される。そうすることで知財面から開かれた「場」を担保する。また、これにともなう法的な取り決めによって、「場」における産産間の共同研究開発を保護する。

次の2つのプログラムとも連携して、多様な人材の活用をはかる。科学技術振興調整費「若手研究者の自立的な研究環境整備の促進」事業のもと、2006年度から「先進融合領域フロンティアプログラム」を推進している。また、科学技術振興調整費「女性研究者支援モデル」事業のもと、2006年度から「杜の都女性科学者ハードリング支援事業」を推進している。これらと連動しながら多様な人材活用を図る。また、MEMS分野についての外部に対する定期的集中講義の実施(H18東京、H19仙台、H20福岡(予定))、協働機関から大学への派遣研究者のon-jobトレーニングなどによる人材育成を図っていく。

b. 企業との協働体制

マイクロシステム技術とLSI技術を中核に、機械、電気・電子、材料、化学、電気化学、バイオ技術、医学などの様々な技術を融合し、技術社会システム分野とも連携しながら、次の6つのグループで協働機関も参加して研究開発を実施する。また状況に応じて研究者を大学に派遣し研究を実施する。各グループと協働機関は毎月融合推進研究会に参加して情報と研究開発成果を共有し、研究の方向性を議論して技術融合を促進する。また、協働機関は運営会議、スタッフ会議で拠点運営に参加する。

1) 次世代携帯機器(江刺、山口、湯上、小野、田中、井口)
協働機関：(株)トッパン・テクニカル・デザインセンター、パイオニア(株)、日本電波工業(株)、

2) 無線センサ、超高感度・高機能センサ(桑野、小野、田中、長澤、三浦)

協働機関：住友精密工業(株)、日本電産コバル電子(株)、(株)北川鉄工所

3) 光マイクロシステム(羽根、金森、戸津、川合)

協働機関：(株)リコー、日本信号(株)、トヨタ自動車(株)、(株)豊田中央研究所

4) バイオ・医療マイクロシステム（末永、西澤、安部、芳賀）
協働機関：ムムズ（株）

5) 製造・検査装置（江刺、熊野、三浦、寒川、小野、山口、遠藤、宮下）

協働機関：（株）ムムス・コア、（株）リコー、トヨタ自動車（株）、（株）豊田中央研究所

6) 技術社会システム（上山、原山、熊野、戸津、高橋）

4. 具体的な達成目標

a. 3年目における具体的な目標

3年目までに、マイクロシステムとLSIとを一体化した新しい集積化マイクロシステムを実現するための基盤技術を立ち上げる。

ウェハ上で両者を集積化するための基盤技術、具体的には、低温形成技術、応力制御技術、複数の要素の貼り合わせ技術、立体的な配線形成技術などを開発する。また、LSI上に様々なマイクロシステムを作る乗り合いウェハ方式を試みる。様々な応用に向け、具体的なマイクロシステムの研究開発を行い、課題のフィージビリティ・スタディを完了する。本拠点に最適な研究開発システム構築のため、海外拠点の研究開発システムを調査・研究する。

(1) LSIとマイクロシステム機能一体化（融合）の技術確立のため、デザインルール0.35ミクロン以下のLSIを対象としLSI First、MEMS First、マイクロシステムとLSIの貼り合わせ、これらによるWafer-Level Integrationのためのプロセス、装置、実装の各技術の研究を実施し、実用化に向け研究課題を明確化する。LSI構築済みSiウェハと、MEMS工程用SOIウェハの貼り付けからなる一連のプロセスは、最重要基盤技術としてプロセスの原型を確立する。

(2) 複数のマイクロシステム機能を融合するため、要素となる個別分野デバイスの研究を実施する。MEMS機能デバイスと、一体化すべきLSIを乗り合いウェハ上に試作評価し、システム実現の方法としての妥当性を検証する。これにより実用化に向け研究課題の明確化を図る。

(3) 【人材育成】拠点を担う人材を育成するため、拠点に参加する研究者、学生に対する導入教育プログラム、専門教育プログラムを構築する。また、一般社会人向けの実践的育成プログラムを実施し、不足しているマイクロシステム分野の研究開発者を育成する。

b. 7年目における具体的な目標

7年目までには、最先端デザインルールのLSIとマイクロシステムを一体化するプロセス、装置、実装の各技術の研究開発課題を解決し融合化の基盤技術を確立する。開かれた研究開発拠点としての共用施設を整備し研究開発システムを構築する。また、継続的に行っている各分野のマイクロシステム研究開発と並行して、これらに幅広く適用できるLSIを開発する。さらに、具体的にいくつかの融合化マイクロシステムの機能を確認し実用化の見通しを得る。また、拠点を支える

スタッフの育成や産業界の状況を理解し共同研究を的確にマネージメントできる人材を育成する。

c. 実施期間終了後における具体的な目標

開かれた研究開発拠点として、さまざまな企業、研究機関、行政機関と連携しながら継続的に新たな技術開発を先導し、将来応用のためのマイクロシステムの研究・開発を通じて、関連産業の国際競争力向上に寄与する。

終了時には、開発した融合化の技術が様々な分野で市場競争力のある製品の実用化に供される。それらをもとにしたシステム化により、知的生産性を向上させるための創造空間や、将来の人・車・社会を考えた安全で快適な移動空間など、社会の安心、安全、健康等を実現する新規産業形成を担う。これらは、「パテントバスケット」の知財群および「乗り合いウェハシステム」に基づく開かれた研究開発システムからなる本拠点により支えられる。また、専門的知識を有すると共に拠点を理解する人材を育成し、本拠点がマイクロシステム産業のイノベーションを支える人材の供給源となる。

5. 実施期間終了後の取組

複数の企業や研究機関が共同で研究開発できる施設面、知財面、また研究開発システムである「乗合ウェハシステム」などに裏打ちされた「場」としての開かれた研究開発拠点で、産学、産産学連携を、大学の知を触媒として継続して実施していく。そうすることで世界的に競争力のある融合化マイクロシステムとその応用製品の研究開発が、設計、要素研究から試作、実用性実装まで早期に一環して行える拠点が実現する。

さらに教育・人材育成プログラム、国際連携などによって、最高の技術、人材、情報、および機会（テーマ）を最適な時間とコストで社会に提供する場を、民間資金に地方や国の投資を加えて、自立的に維持する。そうすることで、知と産業技術の世界的集積拠点へと発展させていく。

6. 期待される波及効果

本構想で整備する共用施設、知財の仕組み、複数の企業が研究レベルで参加できる「乗り合いウェハシステム」は、他の研究機関や企業にとっても魅力であり、国内外を問わず幅広い参加が見込まれる。本拠点は大学の知を触媒とした企業間や研究機関間の垣根を取り払ったわが国初の産学、産産学連携に基づく開かれた研究開発システムとして、技術面、社会システム面からも野心的拠点となっている。協力関係にあるフラウンホーファ研究所やCSEM（Swiss Center of Electronics and Microtechnology）などの先進的海外研究機関の参加も期待できることから、日本の研究および産業の一層のグローバル化、国際競争力向上を引き起こすことができる。そのため、研究開発プロセス、社会システムの両面から他研究機関のシステム改革の先駆けとなる。

7. 実施体制

東北大学総長のイニシアチブのもと、特定領域研究推進支援センター、本拠点参加全教員、および全協働機関の代表者からなる運営委員会を最終意思決定機関とする。さらに、教員代表者および主要企業の代表者からなるスタッフ会議を設け、協働機関の日常的拠点運営への参加を図り、迅速な運営上の意思決定や課題解決を図る。運営委員会やスタッフ会議

の下に必要なに応じて具体的な課題（施設運営、知的財産、広報、研究開発システム）を担当するワーキンググループを設け、現場に即した機動的な意思決定を可能とする。また、融合推進研究会を設置し、拠点全参加教員、全協働機関で実施されている研究や進行状況の発表、討論を実施する。そうすることで、拠点内の研究の共有化や参加教員、協働機関の融合も図れる。

拠点化構想に関わる研究者等

氏名	所属部局・職名	当該構想における役割
◎井上 明久	東北大学 総長	総括責任者
○江刺 正喜	東北大学 教授	研究統括、
田中 秀治	東北大学 准教授	次世代携帯機器グループリーダー
小野 崇人	東北大学 准教授	無線センサ、超高感度・高機能センサグループリーダー
羽根 一博	東北大学 教授	光マイクロシステムグループリーダー
末永 智一	東北大学 教授	バイオ・医療マイクロシステムグループリーダー
寒川 誠二	東北大学 教授	製造・検査装置グループリーダー
上山 隆大	東北大学 客員教授（上智大学 教授）	技術社会システムグループリーダー

8. 各年度の計画と実績

a. 平成 19 年度

計画； LSI と MEMS の融合（集積化）の基盤技術開発の一環として、複数グループが参加する乗り合いウェハを設計する。また、融合化のための接合・貼り合わせ、低ダメージプロセス、実装評価などの基盤技術の開発を開始し、個別マイクロシステムの設計・試作などを行う。また、知財を含む成果物の取り扱いに関する最適な契約基盤の検討を進める。

・実績

(1) 次世代携帯機器の研究

次世代携帯機器に期待されているデバイスや不要電磁放射を抑制する技術、材料に関する研究開発を行った。それらの結果に基づいてデバイス設計や試作まで進め成果を得た。また、複数の研究グループ、企業が同一ウェハ上に異なるマイクロシステム用 LSI を作製する乗合ウェハシステムを立ち上げ LSI の設計を進めた。

(2) 無線センサ、超高感度・高機能センサの研究

表面弾性波や電磁カップリングを利用した各種センサ、過酷環境向けセンサを開発した。アセンブリ技術も開発し、デバイスを試作し動作を確認した。さらに乗合ウェハ化のための CMOS LSI 設計を開始した。

(3) 光マイクロシステムの研究

光 MEMS 集積化のため、ウェハ接合技術について研究し、可塑性ポリイミドにより良い接合特性が得られることを見出した。低融点金属を用いて低温で接合するより精密な接合技術も開発した。マイクロミラースキャナについては、大きな変

位量や、回転角が温度に無依存のスキャナも開発した。

(4) バイオ・医療マイクロシステムの研究

細胞の遺伝子発現を電気化学的に計測するチップを作製し電気化学バイオリソグラフィと誘電泳動を組み合わせることにより、細胞を局所領域に固定することに成功した。また、超音波内視鏡のための集積回路の設計を行うとともに、その集積化のための実装技術についても研究を行った。

(5) 製造・検査装置の研究

基盤技術となる LSI と MEMS の集積化技術確立を行っている。
①高精度ウェハ張り合わせ技術の基本アイデアの発案と検証準備②MEMS と LSI に必要な新しい低損傷エッチングプロセスの原理確認③新しい電子線リソグラフィの核となる並列アレイ電子源の電子放出確認④MEMS/LSI 実装信頼性技術のバンプ接合の高速・高精度評価方法の開発⑤プラスチックパッケージ用コンフォーマル製膜技術開発のための装置試作。
⑥MEMS/LSI デバイスの微小高周波磁気信号評価の原理確認

(6) 技術社会システムの研究

知財を含む成果物の取扱いについて検討を行い研究契約に反映させた。大学、企業が基盤技術関係知財を共有する「パテントバスケット」の導入を図った。また、マイクロシステムの研究開発を行っている海外拠点を調査し、拠点形成のための問題点の抽出を行った。

b. 平成 20 年度

・計画； LSI と MEMS との融合（集積化）のため、様々の LSI が試作された乗り合いウェハ上に、各研究チームがマイクロシステムを形成する。試作システムを評価し新たな研究課題を把握して、次回の乗り合いウェハの設計にフィードバック

する。これらの研究開発を通じて、ウェハ貼り合わせ技術、低温プロセス技術、低欠陥成膜・エッチング技術、実装技術などの基盤技術を明確化していく。協働機関との新たな知的財産システム（パテントバスケット）を充実させて運用する。また、開かれた研究開発システムとしての乗合ウェハシステムのルール化を実施していく。

(1) 次世代携帯機器の研究

原理実証、材料開発からデバイス試作までのフェーズを並行的に進める。いくつかのデバイスについては「乗合いウェハシステム」で作製する LSI との融合を行う。本年度前半に LSI 設計を完了し、後半に LSI 上での MEMS プロセスの開発およびデバイスの試作を行う。

(2) 無線センサ、超高感度・高機能センサの研究

継続してセンサの開発を進める。「乗合いウェハシステム」でこれらマイクロシステムに LSI を集積化するため、CMOS 回路の設計を進め、ファウンダリーで試作した LSI とマイクロシステムの融合技術を開発する。

(3) 光マイクロシステムの研究

光スキャナ、光センサ、光通信などに利用できる MEMS 技術を開発し LSI や異種デバイスとの融合を目指す。それらに関連するアクチュエータおよび実装技術を開発する。

(4) バイオ・医療マイクロシステムの研究

前年度作成デバイスの実証試験を行うとともに、他のセンサと組み合わせたバイオ計測システムを開発する。また集積化のための乗合ウェハ用 LSI 設計を開始する。超音波内視鏡のための集積回路の設計、試作実装技術の開発も進める。

(5) 製造・検査装置の研究

共通基盤性の強いテーマとして 6 項目の技術開発を進める。

①並列電子線描画システム、②コンフォーマル製膜装置、③三次元積層デバイスの実装評価技術、④高速・高精度・欠陥フリーエッチング装置、⑤高周波高分解能磁界プローブ、⑥ MEMS と LSI の集積化のため、新規開発装置によるウェハ貼り合わせ・接合技術。

(6) 技術社会システムの研究

東北大学における拠点の概要の 1 次案を提案する。拠点が既に保有するポテンシャルおよび性質を明確にする。また、重要項目について海外を含めた他拠点の重点調査を行う。

c. 平成 21 年度

・計画； ウェハ貼り合わせ、低温プロセス、低欠陥成膜・エッチング装置、実装などの基盤技術を、拠点や共通利用可能な技術として確立する。また、乗合ウェハシステムのルールや手続き、手順などを構築して、乗り合いウェハを利用して研究開発するという研究開発システムを軌道に乗せる。整い始めた基盤技術および乗り合いウェハシステムを活用して、実用化に向けた研究課題の検討を行う。また、一般社会人向けの実践的育成プログラムを実施し、不足しているマイクロシステム分野の研究者・開発者を育成する。さらに、連携企

業との知的財産システムを充実させ軌道に乗せる。

d. 平成 22 年度

・計画； 新たな研究課題に対応して、基盤技術を拡充しつつ、個々のマイクロシステムの研究開発を継続する。いくつかのマイクロシステムが、コンセプトの実証段階から試作品開発段階に移行する。また、新たなコンセプトのマイクロシステムや関連技術の研究開発が開始される。

e. 平成 23 年度

・計画； 研究開発を継続し、いくつかのマイクロシステムが、コンセプトの実証段階から試作品開発段階に移行する。また、新たなコンセプトのマイクロシステムや関連技術の研究開発が進行する。

f. 平成 24 年度

・計画； いくつかのマイクロシステムが、試作品開発段階から実用化開発段階に移行する。開発したマイクロデバイスのシステムへの組み込みや実際の形での試用を進める。

g. 平成 25 年度

・計画； 最先端デザインルールの LSI とマイクロシステムとを一体化する基盤技術の新たな研究開発課題を解決し、拠点としての共用施設を整備して開かれた研究開発システムを構築する。また、分野ごとのマイクロシステム研究開発に幅広く適用できる LSI を開発する。そうすることで、様々な高度な機能を有し、複雑な情報処理を行う集積化マイクロシステムを実現するための基盤技術を確立する。これらの LSI との融合で、いくつかの集積化マイクロシステムの機能を確認し実用化の見通しを得る。世界的な拠点に相応しい開かれた研究開発システム、人材育成・教育システム、および知的財産システムを整え、これらを自立的に維持する基盤を整える。

h. 平成 26 年度

・計画； 実用化開発段階に移行したマイクロシステムの中から商品開発段階に移行するものを登場させる。

i. 平成 27 年度

・計画； 構築した研究開発システム、人材育成・教育システム、および知的財産システムを運用し、継続的に成果を生み出す。前年度の活動・成果を一層充実させる。

j. 平成 28 年度

・計画； 新規な知財取り扱いに基づく知財群および大学の知を触媒とした企業同士の研究開発を可能とする開かれた研究開発システムが確立され運用できる拠点が構築される。

開発した融合化マイクロシステム技術が様々な分野で市場競争力を生み出す源泉となり、構築した開かれた研究開発シ

システム、人材育成・教育システム、および知的財産システムを運用して新たなイノベーションの種を継続的に生み出す。また、専門的知識を有するとともに、拠点を理解するマイク

ロスシステム分野のイノベーションを支える人材の継続的供給源となる。そして、本拠点の成果を、企業が事業として育てていくことができる拠点となっている。

9. 年次計画

項目	19年度	20年度	21年度	22年度	23年度
◎機関全体としての拠点化構想	革新的マイクロ/ナノ集積化・加工技術の開発	集積化・加工の産業化技術の開発			
基盤技術の開発	乗合ウェハによる融合化デバイス、センサシステムなどの開発				
応用展開	人材育成プログラムの整備			人材育成プログラムの推進	
人材育成	知的財産制度の整備				
システム改革	LSIとマイクロシステムの融合技術の研究 (革新的プロセス技術の研究)	開かれた共用施設を中心とする	開かれた研究開発システムの構築	LSIとマイクロシステムの融合技術の展開	
◎調整費充当計画			LSI集積化	マイクロシステムの開発	
基盤技術の開発（集積化技術）				基盤技術の展開による共用施設の整備	
応用展開（集積化技術応用）				産学連携モデルの実践・検証	
拠点設備の整備	未来型システムの基礎研究				
産学連携モデルの構築	産学連携モデルの調査・研究・提言				
総計	750百万円	630百万円			
うち調整費分	302百万円	293百万円			

項目	24年度	25年度	26年度	27年度	28年度
◎機関全体としての拠点化構想	革新的マイクロ・ナノ加工の産業化技術の開発	集積化マイクロ医療化ツール、集積化光システム、製造検査装置、高感度センサなどの開発			
基盤技術の開発					
応用展開	人材育成プログラムの推進・人材の供給			実用化・産業化	
人材育成	共用施設を中心とする開かれた研究開発システムの構築			開かれた研究開発システムの実践	
システム改革					
◎調整費充当計画	LSIとマイクロシステムの融合技術の展開				
基盤技術の開発（集積化技術）		LSI集積化マイクロシステムの開発			
応用展開（集積化技術応用）				イノベーション実現のための実用化・産業化技術の開発	
拠点設備の整備	基盤技術の展開による共用施設の整備			産業化設備の整備	
産学連携モデルの構築	産学連携モデルの検証		開かれた産学・産産学共同研究開発・実用化開発	体制確立	
総計					
うち調整費分					

10. 諮問委員会

委員	所属	備考
川合 知二	大阪大学 産業科学研究所 教授	
古川 勇二	東京農工大学大学院 技術経営研究科 教授	
岩井 洋	東京工業大学 フロンティア創造協同研究センター 教授	
井深 丹	タマティエルオー (株) 社長	
桑原 洋	日立マクセル (株) 会長	