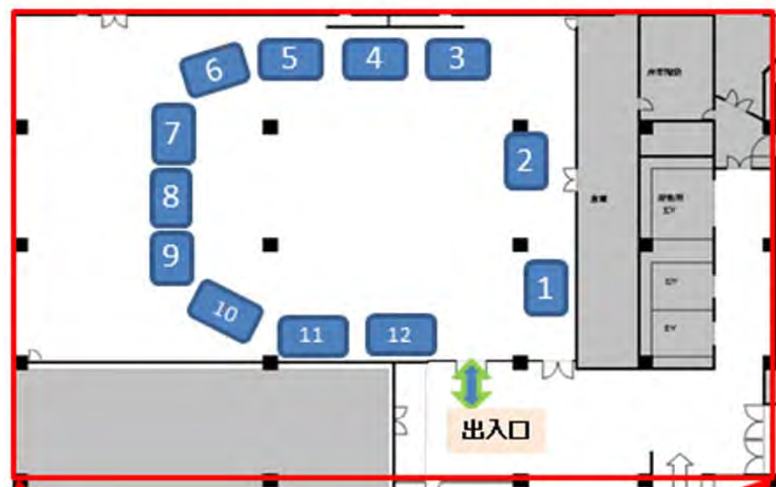


JST CREST「情報システムの超低消費電力化を目指した技術革新と統合化技術」研究領域
 研究成果公開シンポジウム

「持続可能な情報社会、成長する産業創出を目指して」

1	10:00~10:20	報告:7年間の成果	南谷 崇 研究総括 キヤノン(株)顧問
2	10:20~10:50	トラフィックを抑制するアドホックネットワークキングプラットフォームの超低消費電力化	西川 博昭 筑波大学 教授
3	10:50~11:20	Place&Playコンセプトによるインフラフリーな超低消費電力化統合システム	市川 晴久 電気通信大学 教授
4	11:20~11:45	超低消費電力フレキシブル光ルーティングノード構成技術	長谷川 浩 名古屋大学 准教授
5	11:45~13:30	昼食 デモ展示 (12:30~、デモ展示会場は同じフロアの多目的ホール)	
6	13:30~14:10	特別講演: ビッグデータ時代の社会情報基盤とエネルギー問題	安浦 寛人 九州大学 理事・副学長
7	14:10~14:35	近接場ワイヤレス通信が拓く超低電力3次元集積システム	黒田 忠広 慶應義塾大学 教授
8	14:35~15:00	回路~アーキテクチャ~システムソフトウェア協調で実現する低消費電力化技術	中村 宏 東京大学 教授
9	15:00~15:25	恒久保存メモリー『デジタルロゼッタストーン』とそれを表現する『システムディスプレイCPU』	今井 繁樹 大阪大学 特任教授
10	15:25~16:15	休憩 & デモ展示 (デモ展示会場は同じフロアの多目的ホール)	
11	16:15~16:45	センサネットを活用した省電力データセンタの開発	前田龍太郎 産業技術総合研究所 集積マイクロシステム研究センター長
12	16:45~17:15	エクサフロップス時代へ向けたスーパーコンピュータの超省電力化---10年で1000倍を目指して	松岡 聡 東京工業大学 教授
13	17:15~17:30	提言:持続可能な情報社会に向けて	南谷 崇 研究総括 キヤノン(株)顧問

多目的ホール デモ展示配置図



コクヨホール2F全体図



Booth No.	発表題目(発表順)/研究課題	発表者/代表者
2	トラフィックを抑制するアドホックネットワーク キングプラットフォームの超低消費電力化	西川 博昭 筑波大学 教授
12	Place&Playコンセプトによるインフラフリーな 超低消費電力化統合システム	市川 晴久 電気通信大学 教授
9	超低消費電力フレキシブル光ルーティングノー ド構成技術	佐藤 健一 名古屋大学 教授
5	近接場ワイヤレス通信が拓く超低電力3次元集積シ ステム	黒田 忠広 慶應義塾大学 教授
11	回路~アーキテクチャ~システムソフトウェア 協調で実現する低消費電力化技術	中村 宏 東京大学 教授
4	恒久保存メモリ『デジタルロゼッタストーン』とそれ を表現する『システムディスプレイCPU』	小林 光 大阪大学 教授
10	センサネットを活用した省電力データセンタの開発	前田 龍太郎 産総研 UMEMSMEセンター長
3	エクサフロップス時代へ向けたスーパーコンピ ュータの超省電力化---10年で1000倍を目指して	松岡 聡 東京工業大学 教授
1	単一磁束量子回路による再構成可能な低電力高 性能プロセッサ	高木 直史 京都大学 教授
6	しきい値電圧をプログラム可能な超低消費電力 FPGAの開発	小池 帆平 産総研 研究部門グループ長
7	超低消費電力メディア処理SoCの研究	後藤 敏 早稲田大学 教授
8	ソフトウェアとハードウェアの協調による組みシ ステムの消費エネルギー最適化	高田 広章 名古屋大学 教授