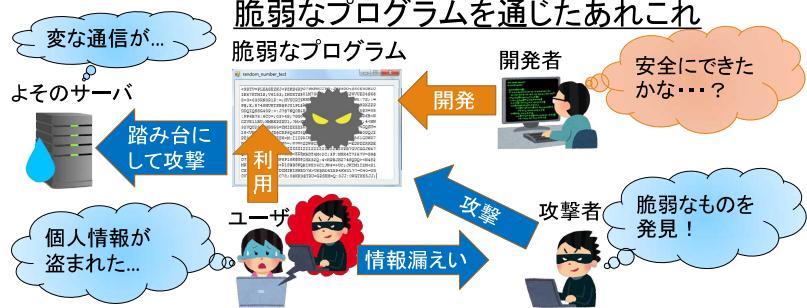


暗号学的期待値分布に基づくソースコードレベルでの汎用的脆弱性検証手法

研究者番号 50126
(大阪大学) 矢内直人

セキュリティにおいて脆弱性は重要な課題



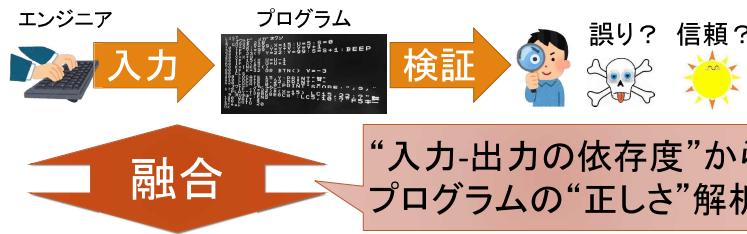
脆弱性の汎用的解析を目指す

- 様々な脆弱性をどう包括・解析するか?
- 誤りを防ぐべく解析の自動化もしたい

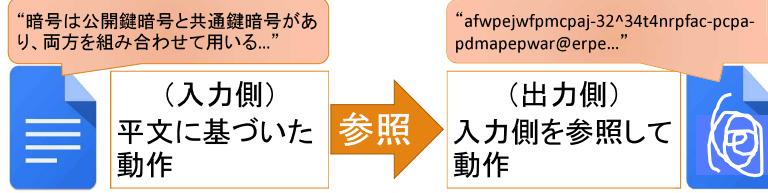


本研究は形式検証と暗号の解析を融合

形式検証: プログラムの“正しさ”を機械的に検証



暗号: “入力と出力の依存度(安全性)”を解析



本研究の成果



事例研究) Web 技術の解析

従来検証では発見できない解析が可能



理論的研究 脆弱性の定式化

- 脆弱性 = “入出力の期待値分布変化”
- 「脆弱性がない」 = 「入力側の分布変化が起きたときに出力分布が変化しない」
- 数学的には二段階の状態機械から定義

対象動作	プログラム P 上の記述	プログラム構文 $[P](v, \delta)$ $\dots (v, \delta) \in \mathbb{D}(\mathcal{V} \times \mathcal{DH})$
出力	return	$\{(v, \delta)\}$
出力変数へ代入	$v := E(v, h)$	$\{h: \delta \cdot (E(v, h), \{h': \delta E(v, h') = E(v, h)\})\}$
出力変数ランダム選択	$v: \in D(v, h)$	$\{v': (\epsilon h: \delta \cdot D(v, h)) \cdot (v', \{h': \delta D(v, h')(v')\})\}$

プログラムの各処理を置き換えることで、検証可能 (上の表では一部のみを記載)

脆弱性定義1) 出力変数に違うものが代入
 $\{h: \delta \cdot (E(v, h), \{h': \delta | E(v, h') \neq E(v, h)\})\}$

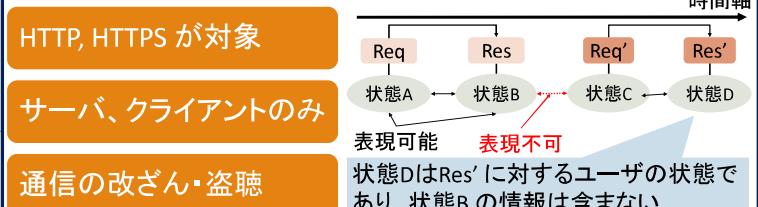
参考例: (このケースに分類される様々な分析が期待)



脆弱性定義2) 通常の動作と異なる分布で動作
 $\{v': (\epsilon h: \delta' \cdot D(v, h)) \cdot (v', \{h': \delta | D(v, h')(v')\})\}$

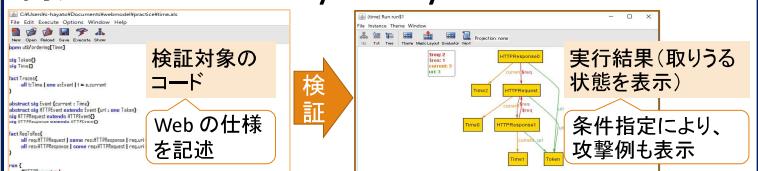
応用的研究

既存の解析研究とその限界



三状態以上の状態遷移による変化が表現できない

利用ツール: Alloy Analyzer



今回) 状態同士を紐づける State クラスとその操作に関する二つの述語を実装

