

科学技術振興機構 戦略的創造研究推進事業CREST

研究領域「ディペンダブルVLSIシステムの基盤技術」

「ディペンダブルVLSIシステムワークショップ2011」開催概要

1. 開催概要

- (1) 開催日：平成23年3月5日（土）9：00～18：00
- (2) 会場：東京大学 生産技術研究所 コンベンションホール(総合研究実験棟 2階)
(東京都目黒区駒場4-6-1、最寄り駅：小田急線東北澤駅、井の頭線駒場東大前駅)
- (3) 参加費：無料（交流会は会費制）
- (4) 開催人数規模：150名程度
- (5) 主催：独立行政法人科学技術振興機構

2. 開催趣旨

VLSIメーカーや、VLSIを使ったシステムメーカー・運用者・ユーザなどに参加を呼びかけ、本領域関係者との、VLSIに関するディペンダビリティについての課題共有、情報交換、意見交換等を促進する。

具体的な内容は以下の通り。

- ① 今回のワークショップの研究チーム発表については、特に出口に向けたポスター、デモを主体とする。
- ② 招待講演者による、ディペンダブルシステムの構築例（電力、宇宙、家電等）の発表
- ③ 本領域の各研究チームからのVLSI IP並びにツールの紹介（ポスター、デモ）
- ④ 「ディペンダブルVLSI研究インフラストラクチャの構築：VLSIシステムのディペンダビリティ向上に役立つVLSIデザイン（アーキテクチャ、モジュール、回路、セルなどのいわゆるIP）、設計・検証ツール、シミュレータ、エミュレータ、ベンチマークなどを供試するインフラ」に関するパネル討論
- ⑤ 参加者間における情報交換、意見交換、関係研究分野の活性化の推進

3. 開催形態等

(1) 開催形態

外部招待者と本領域の研究者を中心に、規模の大きすぎないセミオープン形式とする。

4. 参加対象層（想定）

- (1) 産業界：VLSIメーカー、EDAツールベンダ／宇宙航空、通信（キャリア、機器メーカー）、自動車・住居・交通インフラ、制御システム、医療機器、コンピュータ、ロボットなどの産業、関連ソフトウェア産業
- (2) アカデミア：本領域に関する研究分野の研究者

（次ページ以降、プログラム案）

平成23年2月10日

「ディペンダブルVLSIシステムワークショップ2011」プログラム

9:00-9:15 開会挨拶 ～「DVLSI、その期待と約束」～

研究総括 浅井彰二郎 (株)リガク 取締役副社長)

セッション1：招待講演「ディペンダブルシステムの構築例（電力、宇宙、家電等）」
(発表30分、質疑20分)

座長：領域アドバイザー 石川正俊 (東京大学 大学院情報理工学系研究科 教授)

9:15-10:05 「次世代グリッドの展望とその電子・情報通信技術」・・・1

芹澤善積 ((財)電力中央研究所 システム技術研究所 上席研究員)

10:05-10:55 「衛星システムのディペンダビリティとディペンダブルVLSIへの期待」・2

浜崎 敬 (宇宙航空研究開発機構 利用ミッション推進本部 事業推進部長)

10:55-11:45 「パナソニックのものづくり -信頼性・品質の遺伝子-」・・・3

宮部義幸 (パナソニック 役員)

11:45-13:00 休憩 (昼食)

セッション2：ポスターセッション1 (VLSI IP並びにツールの紹介1)
(ポイント説明30分、全体質疑30分)

座長：領域アドバイザー 高橋忠幸 (宇宙航空研究開発機構 宇宙科学研究本部 教授)

13:00-13:30 ポスターセッション1のポイント説明 (各チーム5～6分)

展示1説明・・・

研究代表者 小野寺秀俊 (京都大学大学院情報学研究科 教授)

展示2説明・・・

研究代表者 坂井修一 (東京大学大学院情報理工学研究科 教授)

展示3説明・・・

研究代表者 坪内和夫 (東北大学電気通信研究所 名誉教授)

展示4説明・・・

研究代表者 安浦寛人 (九州大学大学院システム情報科学研究院 教授、
副学長)

展示5説明・・・

研究代表者 梶原誠司 (九州工業大学大学院情報工学研究院 教授)

13:30-14:00 全体質疑

セッション3：ポスターセッション2 (VLSI IP並びにツールの紹介2)
(ポイント説明30分、全体質疑30分)

座長：領域アドバイザー 菊野 亨 (大阪大学 大学院情報科学研究科 教授)

- 14:00-14:30 ポスターセッション2のポイント説明 (各チーム5~6分)
展示1説明・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
研究代表者 吉本雅彦 (神戸大学大学院工学研究科 教授)
展示2説明・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
研究代表者 米田友洋 (国立情報学研究所アーキテクチャ科学研究系 教授)
展示3説明・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
研究代表者 竹内 健 (東京大学 大学院工学系研究科 准教授)
展示4説明・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
研究代表者 藤野 毅 (立命館大学 理工学部 教授)
展示5説明・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
研究代表者 山崎信行 (慶應義塾大学 理工学部 准教授)
展示6説明・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・
研究代表者 小柳光正 (東北大学 大学院工学研究科 教授)

14:30-15:00 全体質疑

(休憩) 15:00~15:15

ポスターパネル、実物デモ展示見学 15:15~16:15

(休憩) 16:15~16:30

セッション4：パネル討論 (16:30-18:00)
「ディペンダブルVLSI研究インフラストラクチャの構築：VLSIシステムのディペンダビリティ向上に役立つVLSIデザイン (アーキテクチャ、モジュール、回路、セルなどのいわゆるIP)、設計・検証ツール、シミュレータ、エミュレータ、ベンチマークなどを供試するインフラ」

座長：研究総括 浅井 彰二郎 ((株)リガク 取締役副社長)

【パネリスト】

- 齊藤宏文 ((独)宇宙航空研究開発機構 宇宙科学研究本部 教授)
西口信行 (株式会社 半導体理工学研究センター STARC 執行役)
矢野和男 (株式会社 日立製作所 基礎研究所 主管研究長)
長谷川淳 (ルネサスエレクトロニクス 株式会社 副本部長)
西 直樹 (日本電気 株式会社 システムIPコア研究所 研究所長)
増渕美生 (株式会社 東芝 セミコンダクター社 半導体研究開発センター 副センター長)

18:00-18:05 閉会挨拶 小原英雄 ((独)科学技術振興機構 研究領域総合運営部部长)

「ディペンダブルVLSIシステムワークショップ2011」会場案内

東京大学 生産技術研究所 コンベンションホール へのアクセス

駒場リサーチキャンパス(駒場II)内にあります。
教養部(駒場I)とは別キャンパスです。

小田急線/地下鉄千代田線

東北沢駅より徒歩7分
代々木上原駅より徒歩12分
東北沢は小田急線各駅停車のみ停車

井の頭線

駒場東大前駅より徒歩10分
池ノ上駅より徒歩10分
両駅とも急行は止まりません

周辺地図



