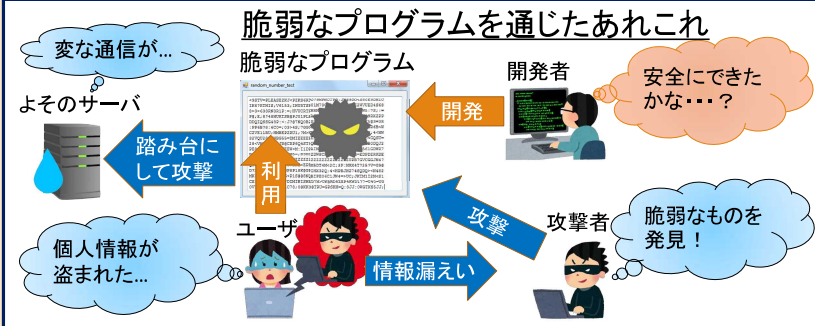
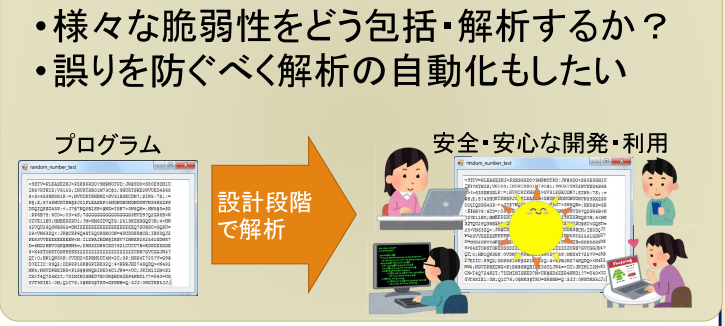


セキュリティにおいて脆弱性は重要な課題



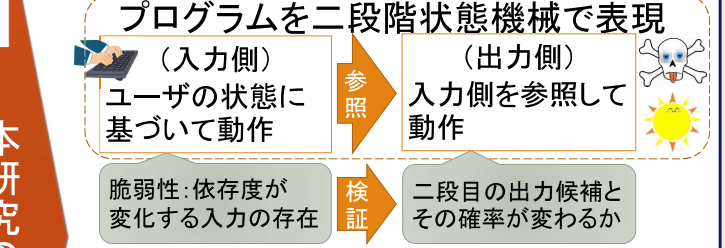
脆弱性の汎用的解析を目指す



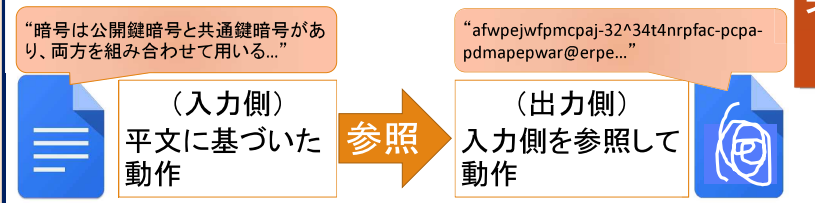
本研究は形式検証と暗号の解析を融合



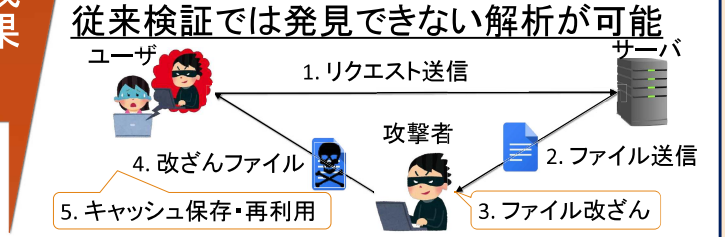
脆弱性の定式化



暗号: “入力と出力の依存度(安全性)”を解析



事例研究) Web 技術の解析



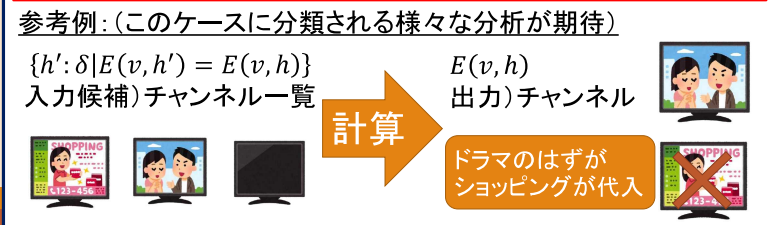
理論的研究 脆弱性の定式化

- 脆弱性 = “入出力の期待値分布変化”
- 「脆弱性がない」= 「入力側の分布変化が起きても出力分布が変化しない」
- 数学的には二段階の状態機械から定義

対象動作	プログラム P 上の記述	プログラム構文 [P](v, δ)
出力	return	{(v, δ)}
出力変数へ代入	v := E(v, h)	{h: δ · (E(v, h), {h': δ E(v, h') = E(v, h)})}
出力変数ランダム選択	v: ∈ D(v, h)	{v': (ε h: δ · D(v, h)) · (v', {h': δ D(v, h')(v')})}

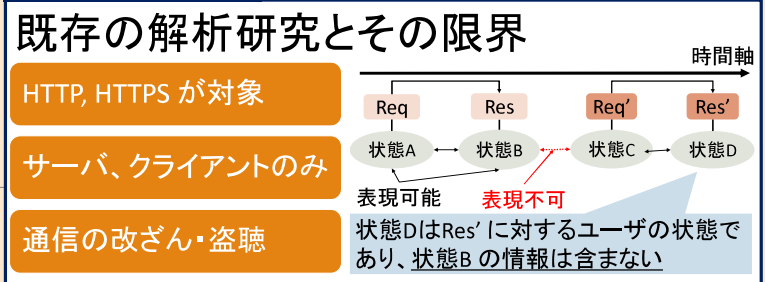
プログラムの各処理を置き換えることで、検証可能 (上の表では一部のみを記載)

脆弱性定義1) 出力変数に違うものが代入 {h: δ · (E(v, h), {h': δ | E(v, h') ≠ E(v, h)})}



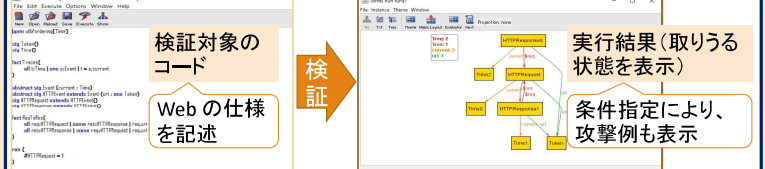
脆弱性定義2) 通常の動作と異なる分布で動作 {v': (ε h: δ' · D(v, h)) · (v', {h': δ | D(v, h')(v')})}

応用的研究 Web 技術の解析



三状態以上の状態遷移による変化が表現できない

利用ツール: Alloy Analyzer (<http://alloytools.org/>)



今回) 状態同士を紐づけるStateクラスとその操作に関する二つの述語を実装

