

# ディペンダブルネットワークオンチップ プラットフォームの構築

戦略的創造研究推進事業  
「ディペンダブルVLSIシステムの基盤技術」

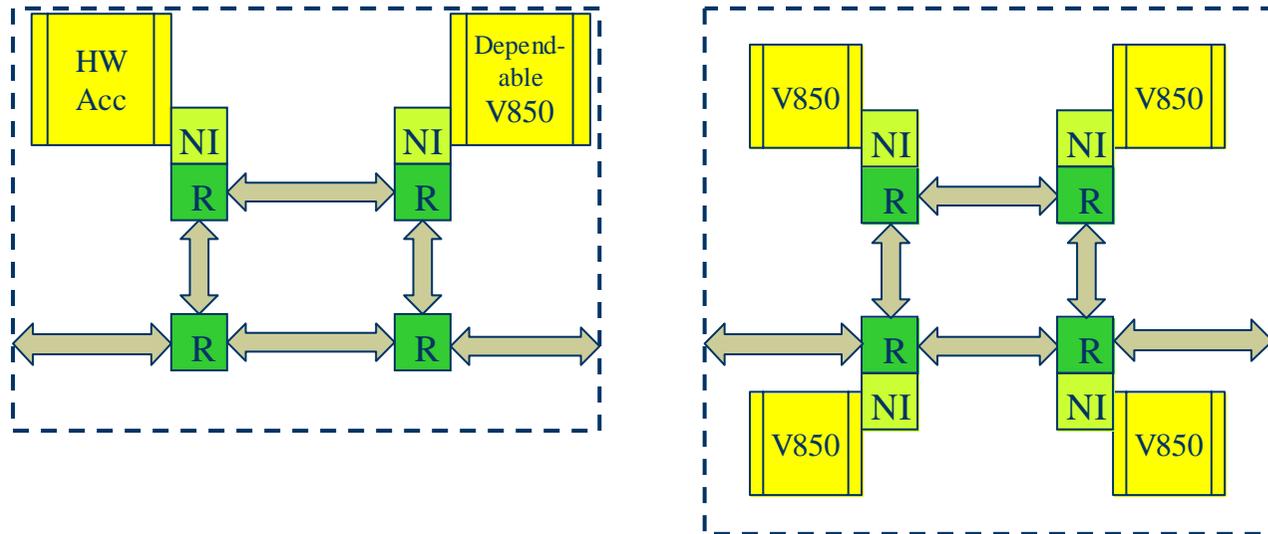
研究代表者	米田友洋(国立情報学研究所)
主たる共同研究者	今井 雅(東京大学)
	松本 敦(東北大学)
	齋藤 寛(会津大学)

# 平成21年度研究進捗(1)

- ◆ 用途(低レイテンシあるいは高スループット)に応じたNoCルーターの開発
  - 低レイテンシ用: 非同期式1サイクルルータ
  - 高スループット用: 非同期式3サイクルルータ
  - 通信路: 2相符号化方式により遅延によらず最適動作
- ◆ V850Eコアへの二線論理式演算器と停止可能クロックシステムの組み込み
  - 二線論理式実現
    - 劣化による演算結果への影響なし
    - 固定故障の検出可能
  - 停止可能クロックにより耐劣化性を実現

# 平成21年度研究進捗(2)

## ◆ NoCプラットフォーム実証用試作



- ◆ NoCプラットフォーム実証用アプリケーションの決定
  - ガソリンエンジン制御＋ハイブリッドシステム制御
- ◆ HILSシステムの実験環境構築